

3.1.5 Digitaltechnik

Digitaltechnik

Modulübersicht
EDV-Bezeichnung: EITB150
Modulverantwortliche(r): Prof. Dr. Jan Bauer
Modulumfang (ECTS): 6 Punkte
Einordnung (Semester): 1. Semester
Inhaltliche Voraussetzungen: Schulwissen in Mathematik und Physik (Fachhochschulreife)
Voraussetzungen nach SPO: Nach SPO sind keine formellen Voraussetzungen erforderlich.
Kompetenzen: Nach Abschluss des Moduls können Studierende selbstständig Digitalschaltungen entwerfen und aufbauen, indem sie: <ul style="list-style-type: none"> a) die Komplexität in Computersystemen und ihre Handhabung verstehen können b) die digitale Abstraktion nachvollziehen und anwenden können c) Größen in unterschiedlichen Zahlensystemen und mit unterschiedlichen Codes darstellen können d) Digitale Logik sowie die darunterliegende Transistorlogik verstehen und anwenden können e) kombinatorische Ausdrücke mit Hilfe der Boolschen Algebra formulieren, mittels KV Diagramm minimieren und mittels digitaler Hardware umsetzen können f) FlipFlops als Speicher in sequentiellen verstehen sowie Schaltwerke formulieren, minimieren und in Hardware realisieren können g) aus digitalen Grundschaltungen komplexere Schaltwerke erstellen können h) einfache digitale kombinatorische und sequentielle Systeme mit einer Hardwarebeschreibungssprache spezifizieren können i) digitale Signale und Systeme analysieren können um mit Hilfe der Digitaltechnik Systemen zu steuern.
Prüfungsleistungen: Die theoretischen Kenntnisse der Studierenden werden für die Vorlesung Digitaltechnik in einer schriftlichen Klausur (Dauer: 120 Minuten) bewertet.
Verwendbarkeit: Die Kenntnis und das Verständnis der grundlegenden Methoden der Digitaltechnik gehören zu den Kernkompetenzen jedes Elektroingenieurs und bilden die Voraussetzung für lebenslanges Lernen. Die Digitaltechnik ist die Grundlage zahlreicher anderer technischer Wissensgebiete wie z. B. Mikrocontrollertechnik, Digitale Signalverarbeitung, Programmieren.

Lehrveranstaltung: Digitaltechnik
EDV-Bezeichnung: EITB151
Dozierende(r): Prof. Dr. Jan Bauer, Prof. Dr. Philipp Nenninger, Prof. Dr. Niclas Zeller
Umfang (SWS): 4

Turnus: Wintersemester und Sommersemester
Art, Modus: Vorlesung mit integrierten Übungen, Pflichtfach
Lehrsprache: Deutsch
<p>Inhalte:</p> <ul style="list-style-type: none"> • Komplexität in Computersystemen • Digitale Abstraktion und Aufbau digitaler Logik • Zahlensysteme • Codes • Boolesche Algebra • Karnaugh-Veitch-Diagramm • Grundsaltungen der Digitaltechnik • Rechenschaltungen • Multiplexer, Demultiplexer • Codewandler, Komparator, Paritätsgenerator • FlipFlops • Schaltwerke und Automaten • Schieberegister, Zähler • Hardwareentwicklung mit Hardwarebeschreibungssprachen • Kombinatorische und Sequentielle Logik mit Hardwarebeschreibungssprachen • Testbenches
<p>Empfohlene Literatur:</p> <ul style="list-style-type: none"> • Harris David: Digital design and computer architecture, Morgan Kaufmann, 2007 • Reichardt, Jürgen: Lehrbuch Digitaltechnik. Eine Einführung mit VHDL. Oldenbourg, München, 2013. • Ashenden, Peter J.: The Designer's Guide to VHDL. Morgan Kaufmann Publishers, 3. Auflage, 2006.

Lehrveranstaltung: Labor Digitaltechnik
EDV-Bezeichnung: EITB152
Dozierende(r): Prof. Dr. Jan Bauer und Lehrbeauftragte
Umfang (SWS): 2
Turnus: Wintersemester und Sommersemester
Art, Modus: Labor, Pflichtfach
Lehrsprache: Deutsch
<p>Inhalte:</p> <p>Versuche zu:</p> <ul style="list-style-type: none"> • Erstellung digitaler Schaltungen auf Basis diskreter digitaler Bausteine • Erstellung digitaler Schaltungen mit Hilfe eines FPGA • Beschreibung logischer Funktionen und Schaltwerken mit VHDL • Verwendung einer modernen integrierten Entwicklungsumgebung • Erprobung der Schaltung mit einem FPGA Evalboard • 2x 4 nahezu konkruente Versuche zu diskreter Logik und FPGA • Einführung, Addiernetze, Würfel, Parkplatzzähler
Empfohlene Literatur:

- Harris David: Digital design and computer architecture, Morgan Kaufmann, 2007
- Reichardt, Jürgen: Lehrbuch Digitaltechnik. Eine Einführung mit VHDL. Oldenbourg, München, 2013.
- Ashenden, Peter J.: The Designer's Guide to VHDL. Morgan Kaufmann Publishers, 3. Auflage, 2006.